大三&大四專題期末進度口頭報告時程表(通訊領域)

日期	地點	時間	年級	班級	學號	姓名	專題題目	指導老師	口試老師
114/12/9(=)	工7F多媒體網路實驗室		3	甲	B1221111	簡嘉萱			
		1205-1220	3	甲	B1222041		多載波通訊系統子載波間干擾與頻率同步技術探討	王永宜	黎明富/高永安
			3	甲	B1222044				
		1220-1235	3	甲	B1221127	王博程	天線陣列信號處理	王永宜	
		1220-1233	3	甲	B1221150	江柏緯	大級件列信號処理		
		1235-1250	3	甲	B1143014		空間調變技術研究	王永宜	
			3	甲					
		1250-1305	4		B1121109		B5G/6G通訊前瞻波形實作	蕭煒翰	
		1200 1000	4		B1122039	黄裕軒	2007 00 25 Ment 76 M270 X 11	7m 7 + 144	
			3	乙	B1221227				
		1205-1220	3	乙	B1221247		在OFDM系統中處理多重路徑之方法的研究與模擬(1)	高永安	
			3	乙	B1221222	詹亞祥			
114/19/0/ - >	工7F微處理機實驗室	1220-1235	3	甲	B1121154		在OFDM系統中處理多重路徑之方法的研究與模擬(2)	高永安	歐陽源/葉弼群
114/12/9(=)			3	乙甲	B1221226				
		1235-1250 · 1250-1300	3	甲甲	B1121147 B1221114				
			3	甲	B1221114 B1221147		在OFDM系統中處理多重路徑之方法的研究與模擬(3)	高永安	
			1	T	B1121214	楊東軒	基於機器學習之低軌道衛星都普勒頻率偏移預測研究	蕭煒翰	
	工7F 5G/B5G行動通訊實驗室	1205-1220	3	甲		張皓勛			
			3	甲	B1222021	牟佑承			
				B1221206		校園智慧影像安全辨識系統	歐陽源		
			3	乙	B1221218				林竹桓/燕传龄
			3	甲	B1221102		基於Nvidia Jetson Orin Nano的智慧型影像通訊系統		
		1220-1235	3	甲	B1221107	林彦宇		歐陽源 林炆標/蕭煒:	
114/12/9(二)			3	甲	B1221117	張定緯			
114/12/5(—)			3	甲	B1221135				你从你 / 關 / 年 報
		1235-1250	3	甲	B1221146		無線充電感測網路系統應用		
			3	甲	B1222011	周承毅		黎明富	
			3		B1003209				
		1250-1305	3	乙	B1221209				
			3	乙	B1221229		量子演算法研究	黎明富	
			3	こ	B1221246				
114/12/9(二)		1205-1220	3	2	B1221212		次世代智慧通訊系統	蕭煒翰	
			3	こ	B1221215			+	
		1220-1235	3	2	B1221228		次世代智慧通訊系統研究	蕭煒翰	
	工6F 數位訊號處理實驗室		3	<u>こ</u>	B1221230 B1221120		前瞻數位雙生通訊系統研究(I)		エシウ
		1235-1250	3	甲甲	B1221120 B1221133				王永宜
		1235-1230	3	甲	B1221133		用赔数证受生通机系统研九(1)		
		1250-1305	3	甲	B1221132			蕭煒翰	
			3	甲	B1221142				
			J	T	D1441144	升茄桶			

大三&大四專題期末進度口頭報告時程表(電控領域)

日期	地點	時間	年級	班級	學號	姓名	專題題目	指導老師	口試老師
114/12/9(=)	工6F 光電教學實驗室	1205-1220	3	甲	B1221110	陳品頤	AI+IOT系統設計及應用(1)	張永華	
			3	甲	B1221122	黃蘊錚			
			3	甲	B1221136	李欣霓			
		1220-1235	3	甲	B1221124	蔣予晨	AI+IOT系統設計及應用(2)	張永華	
		1220-1233	3	甲	B1221116	黄晨凱	AITIUI系統設計及應用(2)	水水平	曾聖有
			3	甲	B1221109	黄品皓			百至月
		1235-1250	3	甲	B1221112	吳崇聖	AI+IOT系統設計及應用(3)	張永華	
			3	甲	B1221131	陳昱同			
		1250-1305	4		B1121141	葉彦辰	虚擬實境與力回饋系統的整合設計	張永華	,
			4		B1121240	張力元	座恢 其况兴力口頃示机的正古 改引	水水平	
	工6F 系會議室	1205-1220	3	甲	B1221118	蕭立昕	嵌入式系統應用	張偉能	張永華/李征衛
			3	甲	B1221140	賴世彬			
			3	甲	B1221141	王廷碩			
		1220-1235	3	甲	B1221103	王彦傑	微處理機控制應用(1)	張偉能	
114/12/9(=)			3	甲	B1221119	沈致愷			
			3	甲	B1221134	曾柏鈞			
		1235-1250	3	甲	B1221123	林宜萱	微處理機控制應用(2)	張偉能	
			3	甲	B1221137	柯廷鴻			
			3	甲	B1221149	蔡尚穎			
		1205-1220	3	乙	B1221244	周庭睿	PWM IC電路研製	曾聖有	張偉能
			3	乙	B1221213	陳彥瑋			
114/12/9(二)	工6F 系圖書室		3	乙	B1221236	邱晨睿	無人機強健控制	李征衛	
114/12/9(—)		1220-1235	3	乙	B1221241	徐沁陽			
		1220-1233	3	乙	B1221219	陳耀恩			
			3	乙	B1221221	侯家程			

大三&大四專題期末進度口頭報告時程表(醫電領域)

日期	地點	時間	年級	班級	學號	姓名	專題題目	指導老師	口試老師
114/12/10(三)	工6F 糸圖書室	1205-1220	3	乙	B1221202	古祐任	AI 奈米晶片設計與應用(1)	黄至樂	李建徳/詹曉龍
		1205-1220	3	乙	B1221225	鄭宇翔			
		1220-1235	3	乙	B1221233	何俊源	AI奈米晶片設計與應用(2)	黄至樂	
			3	乙	B1221239	鍾旻庭			
			3	乙	B1221248	趙均祐			
		1235-1250	3	乙	B1221249	莊恩典	AI 奈米晶片設計與應用(3)	黄至樂	
			3	乙	B1221253	王元廷			
114/12/10(三)		1205-1220	3	乙	B1221255	劉東林	AI及VR的醫療應用	詹曉龍	
		1200 1220	3	乙	B1221224	彭煒桓	AI及W的 西凉地用	后吮爬	
	工6F 數位訊號處理實驗室	1220-1235	3	乙	B1121223	曾寶怡	生成式AI之生醫應用	詹曉龍	邱錫彥
			3	乙	B1221203	高珮瑄			
			3	乙	B1221252	趙天元			

大三&大四專題期末進度口頭報告時程表(晶片領域)

日期	地點	時間	年級	班級	學號	姓名	專題題目	指導老師	口試老師
			3	甲	B1221101		7.00	11 1 5	700
114/12/10(<i>三</i>)			3	甲	B1221115		AT PRIVATE A VETTE TO THE MENT	林韋丞	
		1205-1220	3	甲	B1221144		AI用途之分類器電路設計		
	工7F電子電路實驗室		3	乙	B1221207				
			3	乙	B1221232	陳亦蓁	基於鎖相迴路電路之時脈產生器	林韋丞	
		1220-1235	3	甲	B1221145	黄楷淳			高少谷
			3	乙	B1221216	江育欣			
			3	乙	B1221243	周書聿			
		1235-1250	4		B1121129	孫柏威	低功耗數位轉類比電路設計	林韋丞	
		1200 1200	4		B1121152	何冠霆	<u>似为代数证特规比电路或引</u>	77年 至	
		1250-1300	4		B1121204		基於鎖相迴路頻率產生電路	林韋丞	
			3	甲	B1221104	陳庭蓁			
		1205-1220	3	甲	B1221126		AI用途之低功耗類比轉數位電路設計	林韋丞/林文彦	
			3	甲	B1221138				
			3	乙	B1221208				
		1220-1235	3	乙	B1221245		全數位鎖相迴路設計	高少谷	
114/12/10(三)	工6F VLSI實驗室		3	乙	B1221251				魏一勤
114/12/10(_)			3	乙	B1221220	邱昱升			<i>₩</i> 6 3//
		1235-1250	3	乙	B1221223		時脈產生器	高少谷	
			3	乙	B1221235				
		1250-1305	3	甲	B1221106		讀取電路IC設計	高少谷	
			3	甲	B1221113				
			3	乙	B1221201				
	工7F多媒體網路實驗室	1205-1220	3	甲	B1221130				
			3	甲	B1221139		16nm FinFET CIM晶片設計	魏一勤	
			3		B1023022				
		1220-1235	3	乙	B1221204		可重組類比式CIM晶片設計	魏一勤	
$114/12/10(\Xi)$			3	乙	B1221237		7 EVENOVO TREET IN THE	×6 3//	
111/12/10(=)		1235-1250 1250-1305	3	甲	B1221121		可剪枝類比式CIM晶片設計 近似CIM晶片設計	魏一勤	
			3	乙	B1221210				
			3	乙	B1221240	羅立傑			
			3	甲	B1221125			魏一勤	
		1200 1000	3	乙	B1221231	歐芮齊		26 3//	
		1205-1220	4		B1121144	1.7 - 1	支援整數、浮點數多位元可重組類比CIM晶片設計(1)	魏一勤	
			4		B1121136	陳怡蓁			1
		1220-1230 1230-1245	4		B1121124	謝嘉安	支援整數、浮點數多位元可重組類比CIM晶片設計(2)	魏一勤	
114/12/10(三)	工7F微處理機實驗室		4		B1121221	辛佩珊	低功耗AI晶片設計	魏一勤	林文彦
		1200 1210	4		B1121210	潘郁辰	lest Mail every BRIA Look of	20 3/1	
		1245-1300	4		B1121137	鍾尚修	近似AI加速晶片	魏一勤	
		1240-1000	4		B1121110	林世豪		×6 3/1	
114/12/10(≡)	工6F 光電教學實驗室	1205-1215	4		B1121108		近似AI加速晶片架構設計	魏一勤	
		1215-1225	4		B1121146		近似AI晶片設計與探討	魏一勤	黃至樂
		1225-1240	4		B1121254	傅迪弘	適配剪枝功能之記憶體內計算晶片設計	魏一勤	
			4		B1121118	林伯彦			
		1240-1250 1250-1305	4		B1121127		創新世代心震圖量測系統開發與研究	林文彦	
			4		B1121225	林茂霖	抗電源雜訊之全數位鎖相迴路設計	高少谷	
		1200 1000	4		B1121218	陳煜傑	抗電源雜訊之全數位鎖相迴路設計	高少谷	