



晶片設計與實作班(第二梯)

—勞動部勞動力發展署「產業新尖兵計畫」補助課程

招生簡章

主辦單位：長庚大學

課程名稱：晶片設計與實作班(第二梯)

訓練領域：□數位資訊 ■電子電機 □工業機械 □綠能科技

課程時數：416小時

開訓日期：114年 11月 11日（星期二）

結訓日期：115年 2月6日（星期五）

上課時間：週一~週日 8:00-17:00

訓練地點：長庚大學電機系實驗室

學科：本課程包含176小時的專業學科(內涵56小時的基礎學科和120小時的專業學科。)讓更多想要從事晶片設計領域的學員也可以具有IC設計、IC佈局的專業知識。

術科：本課程包含240小時的術科教學時間，透過充足的練習目前IC設計和IC佈局產業現行的工具軟體和硬體，讓學員未來就業時可以無縫接軌。避免產學落差的問題，此外，本計畫規劃聯發科IC佈局主管、瑞昱半導體的工程師現場交流給予實作建議，讓學生做小型系統晶片設計與佈局，此方式可以讓學員對晶片設計與佈局有更完整的了解，也將透過聯發科技與南亞科技的就業媒合安排，更容易讓公司挑選出適合的員工。修業成績前半段的學生，更可以直接獲得南亞科技IC設計部門的面試邀請。在訓練期間，週二、四、五傍晚18:00-22:00、以及週六、週日課餘時間有額外安排160小時的個別輔導加強、專業底子加強、實作作業輔導、就業準備輔導、以及求職面試輔導；亦安排於南亞科技實際參觀IC設計工作環境與工作內容，並安排南亞科技教育訓練單位針對公司人力需求對學員進行介紹，以利後續就業媒合順利(2021年長庚大學與明志科大合作開班4個梯次，有3個梯次就業率在90%以上。)

訓練費用：78,560元

1. 『產業新尖兵計畫』參訓者（計畫網站：<https://elite.taiwanjobs.gov.tw/> tw/），請至計畫網站報名，符合訓練單位錄訓資格後，可享本課程政府全額補助，免費參訓。（亦須符合本計畫修正規定第6點）
2. 依據失業青年職前訓練要點，培訓期間發給學習獎勵金（勞動力發展署發給每月最高8,000元）培訓期間享勞保（訓）。

報名日期：114年 9月 29日 ~ 114年 10月 31日

招生名額：35名，依報名順序確認資格，額滿為止。



報名方式：

1. 申請參加產業新尖兵計畫前，應登錄為「台灣就業通」會員(電子郵件將作為後續訊息發布通知重要管道，請務必確實填寫)，並完成「我喜歡做的事」職涯興趣探索測驗(<https://exam1.taiwanjobs.gov.tw/Interest/Index>)。
2. 確認資格：於產業新尖兵計畫專區下載或列印「報名及參訓資格切結書」，閱覽切結書及相關須知，後加以簽名或蓋章，並交予訓練單位。
3. 繳交身分證影本、畢業證書、最高學歷成績單。
4. 依產業新尖兵課程計畫規定，報名時須要繳交1萬自付額予訓練單位，學員自付額1萬元請轉帳至合作金庫-長庚大學(銀行代號006，長庚大學帳號0410717064988)，並標註為晶片設計與實作班-自付額。如於開訓前取消報名，1萬元自付額得全額退費。
5. 青年出席時數符合第九點規定及取得結訓證書，且符合下列情形之一，應至台灣就業通本計畫專區申請自付額之補助，並經分署審查通過者，由分署直接將自付額補助撥入青年個人金融帳戶：
(一)結訓日次日起九十日內，已依法參加就業保險，且於結訓日次日起一百二十日內，上傳國內金融機構存摺封面影本等文件至台灣就業通本計畫專區。
(二)因服兵役致未能參加就業保險，應於結訓日次日起一百二十日內，上傳兵役徵集通知等證明文件，申請自退役日次日起計算依法參加就業保險之期日，且於退役日次日起一百二十日內，上傳國內金融機構存摺封面影本等文件至台灣就業通本計畫專區。
青年有下列情形之一者，不予補助自付額：
(一)未依第二項所定之期限提出申請。
(二)應檢附之文件不全，經分署通知限期補正，屆期未補正。
※第9點規定: 青年參加本計畫訓練課程，出席時數應達總課程時數三分之二以上。
6. 與課程訓練單位簽訂訓練契約。
7. 取得課程訓練單位錄訓資格後，可享本課程全額免費參訓(惟課前須先繳交1萬元自付額，培訓期間依據失業青年職前訓練要點發給學習獎勵金(勞動力發展署發給每月最高 8,000 元)，培訓期間享勞保(訓)。(亦須符合本計畫修正規定第 6 點)
8. 線上報名：<https://academic.cgu.edu.tw/>，電子郵件報名：E-mail：icwey@mail.cgu.edu.tw

課程洽詢：0988304651 長庚大學電機系 魏一勤、0958297829 長庚大學記憶體專業學程 莊皓鈞

甄選方式：

- 一、報名學員身分資格須符合勞動署規範。
- 二、甄選採2階段，第一階段進行資料審查，擇優錄取。如仍有名額，開放第二階段甄選，採面試甄選。
- 三、審查甄選以具備電資、工程領域大學、碩士學歷者優先。
- 四、資料審查成績80分以上者，得優先錄取；達80分以上之報名學員超過20人者，以報名時間序決定排序。資料審查成績60分以上，未達80分者，於報名截止前報名人數未達20人，可參加第二階段面試，面試成績80分以上者，通過甄選。審查成績未達60分者，未能通過甄選，亦不得進行第二階段面試。
- 五、書面與面試審查由培訓單位3位授課教師進行審查。書面審查評分比例:學歷20%、專業背景經歷

40%、大學/碩士在學成績20%、參訓動機20%。面試審查評分比例:學歷20%、專業背景經歷30%、大學/碩士在學成績10%、參訓動機40%。

六、報名資料填寫不實者，培訓單位得立即取消報名資格，並同步回報勞動署桃竹苗分署。

七、辦法如有其他未規定事項，均依照勞動部勞動力發展署產業新尖兵計畫規範辦理。

【課程簡介】

配合勞動部勞動力發展署「產業新尖兵計畫」補助課程計畫開設將以晶片設計、晶片佈局為主。課程規劃以電子學、電路學為基礎核心課程。經過基礎課程教學後，本課程透過IC設計導論、數位晶片、類比晶片、IC佈局與IC設計實作讓學員們有更完整的認知，此部分課程也安排IC設計工程師和IC佈局工程師對半導體電路完整的架構觀念並拓展學員未來向晶片設計工程師、晶片佈局工程師發展的基礎，進而搭配大量的實作課程規畫、專題課程執行，讓學員可以藉由此短期課程學習擁有專業領域深耕或是第二專長養成；進而透過業界實際參訪、業界需求交流，讓學員可以清楚的了解到自己工作的上下游產業以及自己工作的定位；最後，再透過聯發科技、瑞昱半導體、南亞科技等業界合作夥伴協助的求職輔導、面試輔導、就業媒合、以及求職面試活動規劃，讓學員們可以更有效率進入職場，提升國家在IC設計領域之人力資源。

【課程目標】

為配合政府5+2重點發展領域人才培育，並強化青年就業專業能力培育，針對晶片設計、晶片佈局兩個重點領域進行課程開設規劃。因業界對IC設計、IC佈局工程師人才有大量需求，經本團隊老師與聯發科技、瑞昱半導體和南亞科技等多家國際級IC設計公司之部門主管討論後，決定向勞動部申請此次「產業新尖兵計畫」。並透過此計畫，培訓晶片設計與晶片佈局之學員就業之專業技能。訓練學員未來可以在IC設計產業工作，並在課程期間安排就業媒合、求職面試活動，增加學員就業機會並同時解決產業急缺人才的問題。

【課程大綱】

備註：若因臨時突發事件或不可抗力之因素，主辦單位保有調整課程或更換講師之權利。

課程名稱：晶片設計與實作班									
課程大綱	日期	授課時段	授課時間	時數	課程進度/內容	學/術科	授課地點	授課師資	助教
	11/11	■早上□下午□晚上	0800~1200	4	VLSI設計導論	學科	電機系實驗室	高少谷	
	11/11	□早上■下午□晚上	1300~1700	4	VLSI設計導論	學科	電機系實驗室	高少谷	
	11/13	■早上□下午□晚上	0800~1200	4	電路學	學科	電機系實驗室	王得貴	
	11/13	□早上■下午□晚上	1300~1700	4	電路學	學科	電機系實驗室	王得貴	
	11/14	■早上□下午□晚上	0800~1200	4	電路學	學科	電機系實驗室	王得貴	
	11/14	□早上■下午□晚上	1300~1700	4	電路學	學科	電機系實驗室	王得貴	
	11/15	■早上□下午□晚上	1300~1700	4	個別輔導	額外	電機系實	魏一勤	葉雲凱

						驗室		
11/15	☐ 早上 ☒ 下午 ☐ 晚上	1800~2200	4	個別輔導	額外	電機系實驗室	魏一勤	葉雲凱
11/16	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	邏輯電路設計	學科	電機系實驗室	陳元賀	
11/16	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	邏輯電路設計	學科	電機系實驗室	陳元賀	
11/18	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	VLSI設計導論	學科	電機系實驗室	魏一勤	
11/18	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	VLSI設計導論	學科	電機系實驗室	魏一勤	
11/18	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導	額外	電機系實驗室	魏一勤	葉雲凱
11/20	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計導論	學科	電機系實驗室	高少谷	
11/20	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計導論	學科	電機系實驗室	高少谷	
11/21	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	魏一勤	葉雲凱
11/21	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	魏一勤	葉雲凱
11/22	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導	額外	電機系實驗室	魏一勤	葉雲凱
11/22	☐ 早上 ☒ 下午 ☐ 晚上	1800~2200	4	個別輔導	額外	電機系實驗室	魏一勤	葉雲凱
11/23	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	電子學	學科	電機系實驗室	王得貴	
11/23	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	電子學	學科	電機系實驗室	王得貴	
11/25	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計	學科	電機系實驗室	高少谷	
11/25	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計	學科	電機系實驗室	高少谷	
11/27	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout實驗	術科	電機系實驗室	陳信良	林祈華
11/27	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout實驗	術科	電機系實驗室	陳信良	林祈華
11/27	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頡
11/28	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位訊號處理導論	學科	電機系實驗室	林君玲	
11/28	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位訊號處理導論	學科	電機系實驗室	林君玲	
11/29	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計	學科	電機系實驗室	魏一勤	

11/29	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計	學科	電機系實驗室	魏一勤	
11/30	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	VLSI設計導論	學科	電機系實驗室	魏一勤	
11/30	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	VLSI設計導論	學科	電機系實驗室	魏一勤	
11/30	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導	額外	電機系實驗室	魏一勤	李宸銘
12/2	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	電子學	學科	電機系實驗室	王得貴	
12/2	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	電子學	學科	電機系實驗室	王得貴	
12/3	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	魏一勤	蘇家緯
12/3	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	魏一勤	蘇家緯
12/3	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	李宸銘
12/5	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位訊號處理	學科	電機系實驗室	林君玲	
12/5	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位訊號處理	學科	電機系實驗室	林君玲	
12/6	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	高少谷	蘇家緯
12/6	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	高少谷	蘇家緯
12/7	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計	學科	電機系實驗室	王三輔	
12/7	☐ 早上 ☒ 下午 ☐ 晚上	0800~1200	4	類比IC設計	學科	電機系實驗室	王三輔	
12/9	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	電子學	學科	電機系實驗室	王得貴	
12/9	☐ 早上 ☒ 下午 ☐ 晚上	0800~1200	4	電子學	學科	電機系實驗室	王得貴	
12/11	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	電子學	學科	電機系實驗室	王得貴	
12/11	☐ 早上 ☒ 下午 ☐ 晚上	0800~1200	4	電子學	學科	電機系實驗室	王得貴	
12/12	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位訊號處理	學科	電機系實驗室	林君玲	
12/12	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位訊號處理	學科	電機系實驗室	林君玲	
12/13	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	莊基男	蘇家緯
12/13	☐ 早上 ☒ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	莊基男	蘇家緯

12/13	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	蘇家緯
12/15	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	射頻積體電路設計	學科	電機系實驗室	王三輔	
12/15	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	射頻積體電路設計	學科	電機系實驗室	王三輔	
12/17	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	莊基男	林祈華
12/17	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	莊基男	林祈華
12/17	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李宸銘
12/19	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導	額外	電機系實驗室	魏一勤	李韋頡
12/19	☐ 早上 ☒ 下午 ☐ 晚上	1800~2200	4	個別輔導	額外	電機系實驗室	魏一勤	蘇家緯
12/20	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	射頻積體電路設計	學科	電機系實驗室	王三輔	
12/20	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	射頻積體電路設計	學科	電機系實驗室	王三輔	
12/20	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	蘇家緯
12/22	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	演算法與實務應用	學科	電機系實驗室	林君玲	
12/22	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	演算法與實務應用	學科	電機系實驗室	林君玲	
12/23	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計	學科	電機系實驗室	陳瓊安	
12/23	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計	學科	電機系實驗室	陳瓊安	
12/26	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	莊基男	葉雲凱
12/26	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	莊基男	葉雲凱
12/26	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	葉雲凱
12/28	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計實驗	術科	電機系實驗室	王三輔	葉雲凱
12/28	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計實驗	術科	電機系實驗室	王三輔	葉雲凱
12/30	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計實驗	術科	電機系實驗室	王三輔	葉雲凱
12/30	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計實驗	術科	電機系實驗室	王三輔	葉雲凱
12/30	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	葉雲凱

1/2	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實驗	術科	電機系實驗室	魏一勤	林祈華
1/2	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實驗	術科	電機系實驗室	魏一勤	林祈華
1/3	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計實驗	術科	電機系實驗室	陳瓊安	郭庭宇
1/3	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計實驗	術科	電機系實驗室	陳瓊安	郭庭宇
1/5	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	FPGA設計實驗	術科	電機系實驗室	陳元賀	蘇家緯
1/5	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	FPGA設計實驗	術科	電機系實驗室	陳元賀	蘇家緯
1/5	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	葉雲凱
1/6	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC設計實驗	術科	電機系實驗室	莊基男	林祈華
1/6	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC設計實驗	術科	電機系實驗室	莊基男	林祈華
1/6	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	李韋頡
1/7	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計實驗	術科	電機系實驗室	魏一勤	郭庭宇
1/7	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計實驗	術科	電機系實驗室	魏一勤	郭庭宇
1/7	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	葉雲凱
1/8	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頡
1/8	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頡
1/8	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頡
1/9	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	演算法與實務應用	學科	電機系實驗室	林君玲	
1/9	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	演算法與實務應用	學科	電機系實驗室	林君玲	
1/10	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	FPGA設計實驗	術科	電機系實驗室	陳瓊安	唐睿陽
1/10	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	FPGA設計實驗	術科	電機系實驗室	陳瓊安	唐睿陽
1/11	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位晶片合成與繞線自動化實驗	術科	電機系實驗室	魏一勤	唐睿陽
1/11	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位晶片合成與繞線自動化實驗	術科	電機系實驗室	魏一勤	唐睿陽
1/13	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout實驗	術科	電機系實驗室	陳信良	高哲瑄

1/13	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout實驗	術科	電機系實驗室	陳信良	高哲瑄
1/13	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頤
1/14	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout設計考量	術科	電機系實驗室	林貝儒	李韋頤
1/14	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout設計考量	術科	電機系實驗室	林貝儒	李韋頤
1/14	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	李韋頤
1/15	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	林祈華
1/15	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	林祈華
1/16	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	下午/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頤
1/16	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頤
1/17	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	李韋頤
1/17	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	李韋頤
1/17	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	葉雲凱
1/18	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	蘇家緯
1/18	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	蘇家緯
1/19	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	FPGA設計實驗	術科	電機系實驗室	陳元賀	郭庭宇
1/19	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	FPGA設計實驗	術科	電機系實驗室	陳元賀	郭庭宇
1/20	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	林祈華
1/20	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC設計實作專題/就業面試準備	術科	電機系實驗室	魏一勤	林祈華
1/20	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	葉雲凱
1/22	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout實驗	術科	電機系實驗室	陳信良	高哲瑄
1/22	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout實驗	術科	電機系實驗室	陳信良	高哲瑄
1/23	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	類比IC Layout實驗	術科	電機系實驗室	王三輔	高哲瑄
1/23	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	類比IC Layout實驗	術科	電機系實驗室	王三輔	高哲瑄

1/23	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	高哲瑄
1/25	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頡
1/25	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頡
1/27	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計實驗/瑞昱半導體業界實務經驗分享與應聘經驗交流	術科	電機系實驗室	彭建彰/陳政昌/黃珮瑄/魏一勤	葉雲凱
1/27	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計實驗/瑞昱半導體業界實務經驗分享與應聘經驗交流	術科	電機系實驗室	魏一勤	葉雲凱
1/27	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	葉雲凱
1/28	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	下午/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	葉雲凱
1/28	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	蘇家緯
1/29	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	數位IC設計實驗	術科	電機系實驗室	魏一勤	林祈華
1/29	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	數位IC設計實驗	術科	電機系實驗室	魏一勤	林祈華
1/29	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/實驗練習	額外	電機系實驗室	魏一勤	葉雲凱
1/30	☒ 早上 ☐ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	葉雲凱
1/30	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	個別輔導/Layout練習	額外	電機系實驗室	魏一勤	李韋頡
1/31	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	南亞科技業界參訪/南亞科技就業媒合(實體面試)	術科	電機系實驗室/南亞科技	魏一勤	李韋頡
1/31	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	南亞科技業界參訪/南亞科技就業媒合(實體面試)	術科	電機系實驗室/南亞科技	林哲民	李韋頡
2/2	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout設計專題實作	術科	電機系實驗室	陳信良	高哲瑄
2/2	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout設計專題實作	術科	電機系實驗室	陳信良	高哲瑄
2/2	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout練習	額外	電機系實驗室	魏一勤	蘇家緯
2/4	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	IC Layout設計專題實作/聯發科業界實務經驗分享與應聘經驗交流	術科	電機系實驗室	游永傑	林祈華
2/4	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	IC Layout設計專題實作/聯發科業界實務經驗分享與應聘經驗交流	術科	電機系實驗室	魏一勤	林祈華



	2/4	☐ 早上 ☐ 下午 ☒ 晚上	1800~2200	4	晚/個別輔導/Layout 練習	額外	電機系實驗室	魏一勤	蘇家緯
	2/6	☒ 早上 ☐ 下午 ☐ 晚上	0800~1200	4	FPGA設計實作專題	術科	電機系實驗室	魏一勤	唐睿陽
	2/6	☐ 早上 ☒ 下午 ☐ 晚上	1300~1700	4	FPGA設計實作專題	術科	電機系實驗室	魏一勤	唐睿陽

【適合對象】

年滿十五歲至二十九歲之本國籍待業青年（以課程開訓日計算）申請參加勞動部勞動力發展署產業新尖兵計畫者。訓練期間不得具勞工保險(不含訓字保)、就業保險身分，或為營利事業登記負責人。學歷要求，至少應高中(職)畢(肄)業。

【授課講師】

魏一勤、高少谷、陳元賀-長庚大學電機系教師

王得貴、陳瓊安、林君玲-明志科技大學電機系教師

王三輔-勤益科技大學電子系教師

莊基男-華梵大學生活科技系教師

陳信良-文化大學電機系教師

林哲民-南亞科

游永傑-聯發科

黃佩瑄、彭建彰、陳政昌-瑞昱半導體

林貝儒-國家晶片中心

【注意事項】

1. 為尊重講師之智慧財產權，恕無法提供課程講義電子檔。
2. 課程3天前，學員將收到【E-mail上課通知】，敬請留意信件。
3. 如需取消報名，請於開課前三日以書面傳真至主辦單位並電話確認。

【補助費用】

1. 青年參加指定訓練課程，由勞動部勞動力發展署所屬分署依訓練單位辦理訓練收費標準，每人最高以補助 10 萬元為上限。培訓期間依據失業青年職前訓練要點發給學習獎勵金（勞動力發展署發給每月最高 8,000 元）。(亦須符合本計畫修正規定第6點)
2. 青年如後續經審核資格不符，應自行負擔相關訓練費用。
3. 青年報名本計畫指定訓練課程，由勞動部勞動力發展署所屬分署依訓練單位辦理訓練收費標準，先行墊付訓練費用，如後續經審核資格不符，由青年自行負擔相關訓練費用。
4. 青年應與訓練單位簽訂訓練契約，並先繳付1萬元自付額，青年取得課程結訓證書及出席



時數達總訓練時數2/3以上，且於結訓日次日起90日內依法投保就業保險者，則可向分署申請自付額1萬元補助。

【其他重要注意事項】

1. 青年參加本計畫訓練課程，以一班次為限，出席時數應達總課程時數三分之二以上。
2. 本計畫參訓青年有下列情形之一者，分署應撤銷或廢止其參加本計畫資格，不再受理其申請：
 - (一) 以詐欺或其他不正當之方法申請補助或申請資料有虛偽、隱匿等不實情事。
 - (二) 於本計畫期間已領取本署、分署或其他政府機關相同性質之補助。
 - (三) 實際到課情形與簽名內容不符。
 - (四) 規避、妨礙、拒絕本署或分署訪視、電話抽查、郵寄問卷或相關資料之查對，經限期改善，屆期未改善。
 - (五) 其他違反本計畫規定，經限期改善，屆期未改善。青年經依前項第一款或第二款規定處分者，於該處分之日起二年內不得參加職前訓練。
青年經依第一項第三款至第五款規定處分者，於該處分之日起一年內不得參加職前訓練。
3. 青年參加勞動部勞動力發展署與所屬各分署及各直轄市、縣(市)政府依失業者職業訓練實施基準辦理之職前訓練，於結訓後180日內者，不得參加本計畫。
4. 產業新尖兵計畫
https://www.wda.gov.tw/News_Content.aspx?n=85E1E406503C665B&sms=4AB77FB5C324175E&s=283D8CE0F646545C
5. 結訓證書：課程出席率超過三分之二以上，並完成專題製作，課程期間成績評量及格(大學學歷學員60分以上，碩士學歷學員70分以上)，將由(訓練單位)核發結訓證書。(訓練期間未到課之時數達全期訓練總時數10%，不得領取勞動部每個月發放之8000獎勵金。於受訓期間，請病假、事假、婚假、喪假及曠課時數合計逾全期訓練時數三分之一(小數點無條件進位計算)或曠課時數達全期訓練時數十分之一(小數點無條件進位計算)者，應予以退訓。)

.....- 3 < 3 <

114/11/11-114/2/6 晶片設計與實作班(第二梯)

FAX：或 Email 至: icwey@mail.cgu.edu.tw

發票：二聯式(含個人) 三聯式
統一編號：
發票抬頭：

已成為勞動力發展署「產業新尖兵計畫」參訓者

姓名(中文)	姓名(護照英文)	電話	手機號碼	葷／素	電子郵件(請以正楷書寫)



- 繳費方式：（勞動力發展署「產業新尖兵計畫」參訓者無須勾選）
- ATM 轉帳（線上報名）：繳費方式選擇「ATM 轉帳」者，系統將給您一組轉帳帳號「銀行代號、轉帳帳號」，但此帳號只提供本課程轉帳使用，**各別學員轉帳請使用不同轉帳帳號！！**轉帳後，寫上您的「公司全銜、課程名稱、姓名、聯絡電話」與「收據」傳真至 收。
 - 信用卡（線上報名）：繳費方式選「信用卡」，直到顯示「您已完成報名手續」為止，才確實完成繳費。
 - 銀行匯款：銀行 分行，帳號（代碼：）。戶名「」，
請填具「報名表」與「收據」回傳真至收
 - 即期支票：抬頭「」，掛號郵寄至： 收。